LYCÉE de l'ÉLORN
le choix de votre réussite

Sciences de l'Ingénieur

Les bus de liaison RS232 et I^2C

1- Rappel du protocole de transmission série avec la norme RS 232

Il est nécessaire d'établir un protocole de transmission afin que les éléments communicants puissent se comprendre. Bien entendu le protocole devra être commun aux deux éléments communicants.

1.1 Paramètres rentrant en jeu :

- **Longueur des mots :** 6, 7 ou 8 bits
- **La vitesse de transmission :** les différentes vitesses de transmission sont réglables à partir de 110 bits par seconde (bps) de la façon suivante : 110 bps, 150 bps, 300 bps, 600 bps, 1200 bps, 2400 bps, 4800 bps, 9600 bps …18,2 kbps …56 kbps …
- **Parité** : le mot transmis peut-être complété ou non d'un bit de parité qui sert à détecter les erreurs éventuelles de transmission. Il existe deux types de parité.
  - ***parité paire*** : le bit ajouté à la donnée est positionné de telle façon que le nombre des états 1 soit paire sur l'ensemble données + bit de parité.

    ex : soit la donnée 11001011 contenant 5 bit à 1, le bit de parité paire est positionné à 1, ramenant ainsi le nombre de 1 à 6 (nb paire).
  - ***parité impaire*** : le bit ajouté à la donnée est positionné de telle façon que le nombre des états 1 soit impaire sur l'ensemble données + bit de parité

    ex : soit la donnée 11001011 contenant 5 bits à 1, le bit de parité paire est positionné à 0, laissant ainsi un nombre de 1 impaire.

- **Bit de start :** la ligne au repos est à **<u>l'état logique 1</u>**. Pour indiquer qu'un mot va être transmis la ligne passe à l'état bas avant de commencer le transfert.
- **Bit de stop :** après la transmission, la ligne est positionnée au repos pendant 1, 2 ou 1,5 périodes selon le nombre de bits de stop.

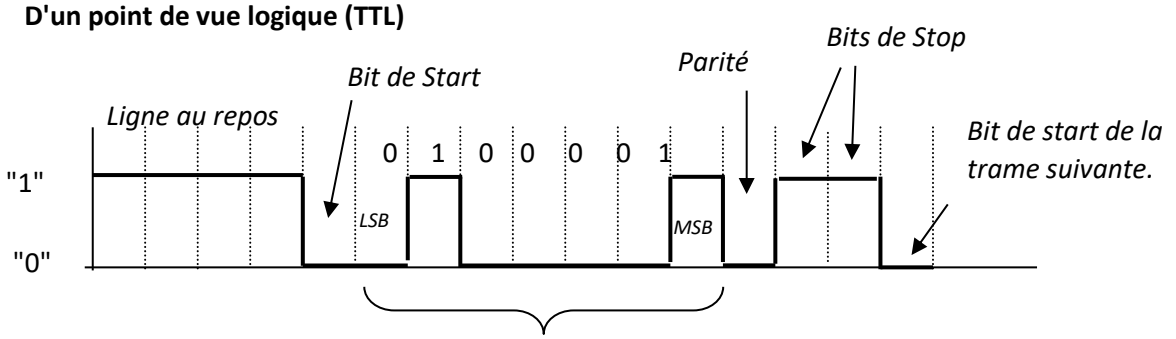
1.2 Format (chronogramme, oscillogramme) des trames

Le bit de Start apparaît en premier dans la trame puis les données (poids faible en premier), la parité éventuelle et le (les) bit(s) de stop.

Exemple :

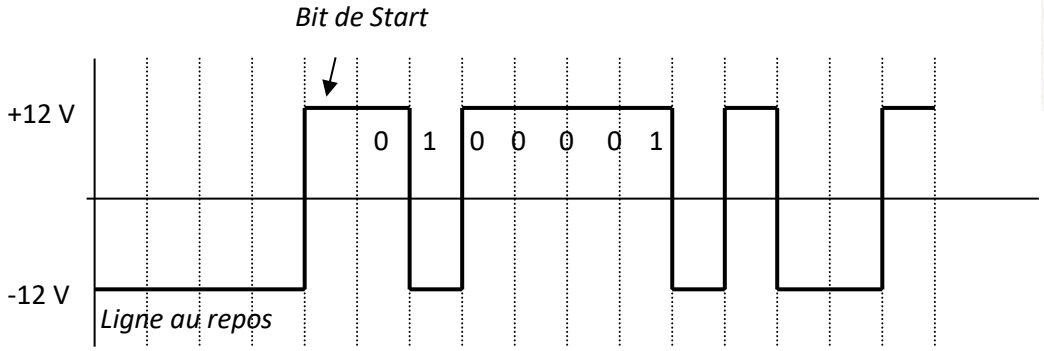
Soit à transmettre en parité paire, 7 bits de données, 2 bits de stop, le caractère "B" dont le codage ASCII est $(42)_{16}$ ou $(1000010)_2$; La trame série sera la suivante :

a) D'un point de vue logique (TTL)



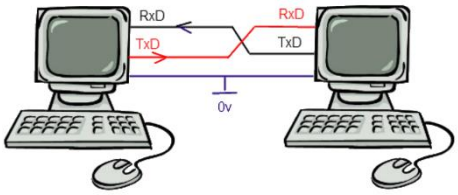
Donnée sur 7 bits (bit de poids faible en premier)

b) D'un point de vue électrique (RS 232)



Connecteur série RS232 sur un PC (COM0)

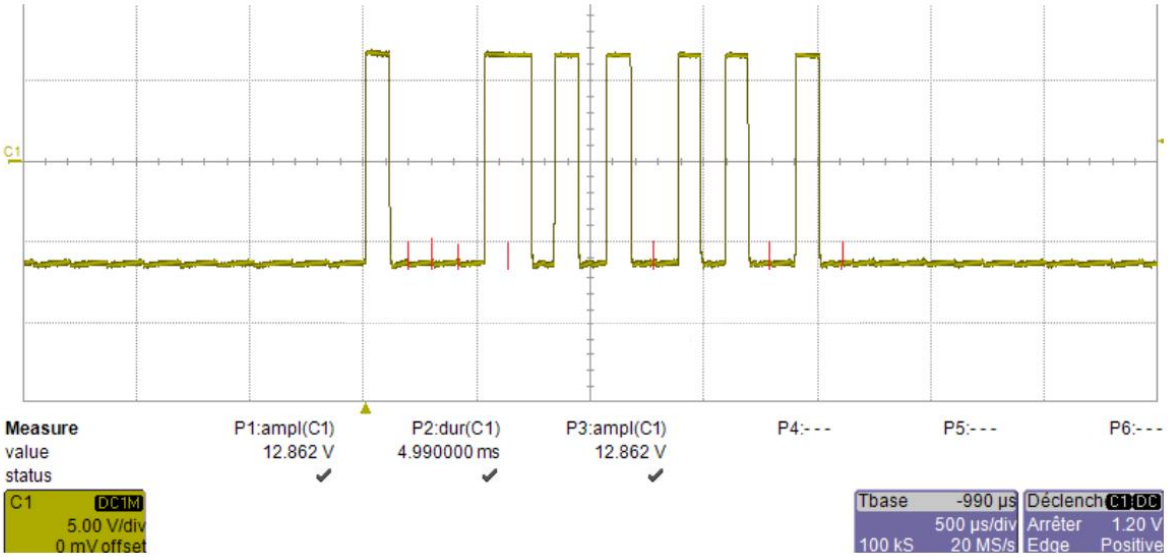
Etude d'une trame série.



Deux postes informatiques sont reliés par un câble de type RS232.

Une station émet deux caractères selon le code ASCII à destination de la seconde station.

L'utilisation d'un oscilloscope numérique permet de relever le signal Rx de la liaison série qui relie les deux équipements de communication. La trame reçue est représentée ci-dessous.



1. Relever les tensions des niveaux hauts et bas de la transmission.
2. Donner la signification des termes "RxD" et « TxD ».
3. Déterminer les deux caractères envoyés sachant qu'il y a une donnée sur 7 bits, un bit de parité et un bit de stop. La parité est-elle paire ou impaire ?
4. Estimer le débit de la transmission en bit/s.

*Exemple de lecture : Le code du caractère « **A** » est **%0100 0001** soit **$41***

bin	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
0000	NUL	SOH	STX	ETX	EOT	ENQ	ACK	BEL	BS	HT	LF	VT	FF	CR	SO	SI
0001	DLE	DC1	DC2	DC3	DC4	NAK	SYN	ETB	CAN	EM	SUB	ESC	FS	GS	RS	US
0010	SP	!	"	#	$	%	&	'	(	)	*	+	,	-	.	/
0011	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
0100	@	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
0101	P	Q	R	S	T	U	V	W	X	Y	Z	[	\	]	^	_
0110	`	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
0111	p	q	r	s	t	u	v	w	x	y	z	{	|	}	~	DEL

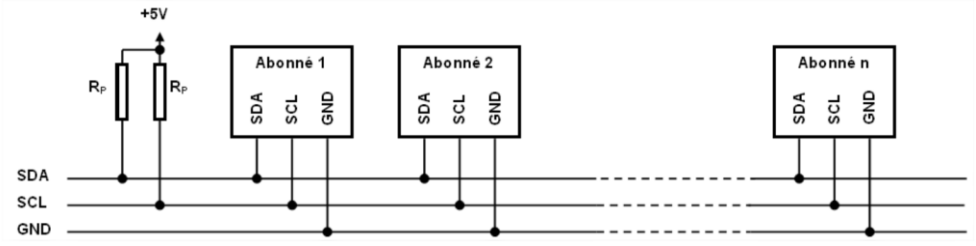
2 . Le Bus synchrone I²C

Le bus I2C (Inter Integrated Circuit Bus) est une liaison série synchrone développée par Philips pour les applications de domotique et d'électronique domestique. Il est présent sur les systèmes embarqués comme le Raspberry ou l'Arduino.

2.1 Caractéristiques

Le bus I2C permet de faire communiquer entre eux des composants électroniques très divers grâce à seulement trois fils :

- un signal de donnée (SDA),
- un signal d'horloge (SCL) destiné à valider la présence des bits de données,
- un signal de référence électrique (Masse).

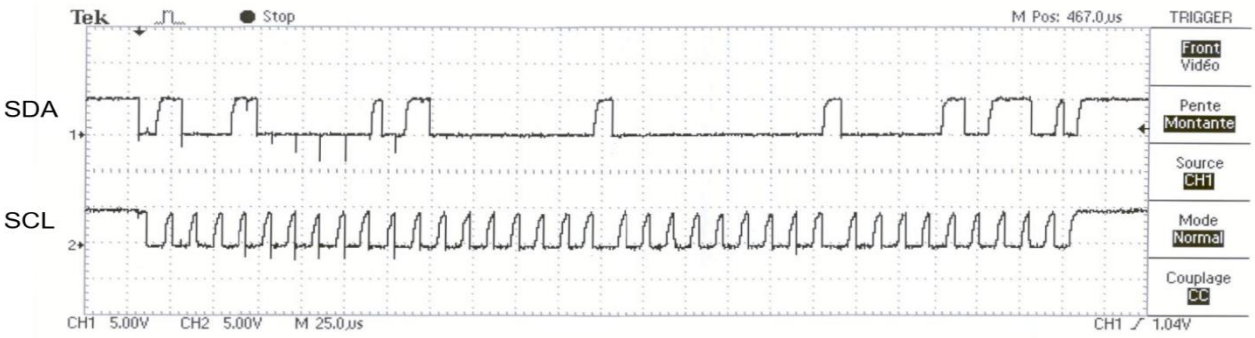


Les données sont transmises en série à une vitesse de 100Kbits/s en mode standard et jusqu'à 400Kbits/s en mode rapide.

2.2 Principe

Tous les abonnées peuvent définir un niveau électrique sur le bus sans qu'il y ait un risque de destruction de composant. Dès que le bus est libre, le premier abonné qui prend la parole devient le « maître » d'un échange de données.

Exemple de chronogramme :

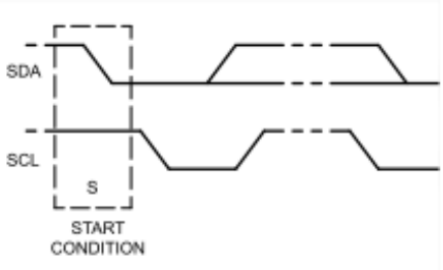


2.3 Le protocole de communication I²C

La communication sur le bus I²C ne peut se faire qu'entre 2 abonnés. Lorsqu'un abonné prend le contrôle du bus, il devient le maître de la communication. Il génère le signal d'horloge SCL et communique avec un esclave. Selon le sens de la communication, il sera l'émetteur ou le récepteur.

a) La condition de départ

Un abonné prend le contrôle du bus I²C en émettant une condition de départ : Niveau haut sur SCL et front descendant sur SDA.
Cet abonné devient le maître.

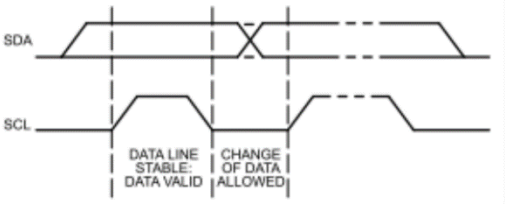


b) Transmission de l'adresse

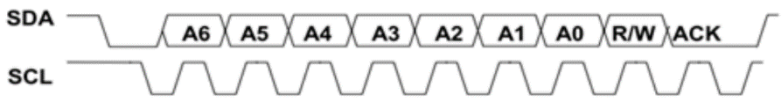
Après avoir pris le contrôle, le maître transmet un octet contenant l'adresse de l'esclave (sur 7 bits) ainsi que l'opération effectuée (écriture ou lecture). « 1 » pour lecture, « 0 » pour écriture.

Philips Semiconductors

La validation d'un bit se fait lorsque le signal SCL est au niveau haut.

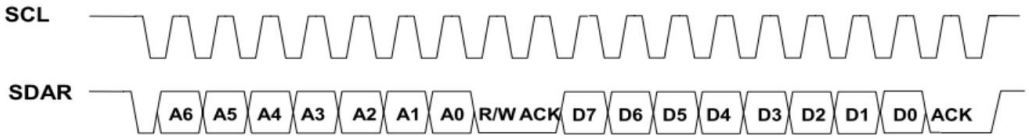


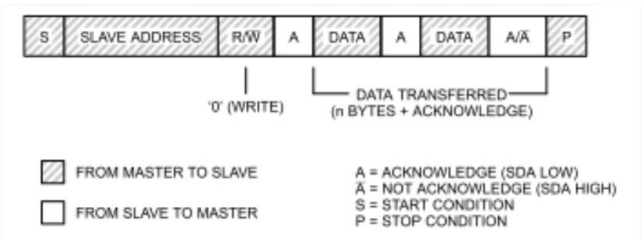
Lorsque l'esclave a détecté son adresse, il émet un bit d'acquittement (ACK) au niveau logique bas.



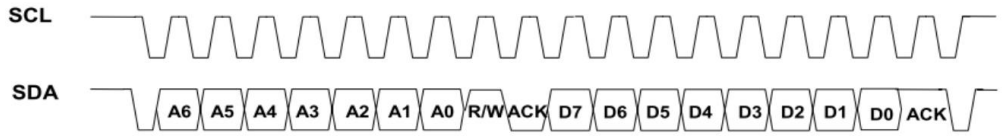
c) Transmission des données

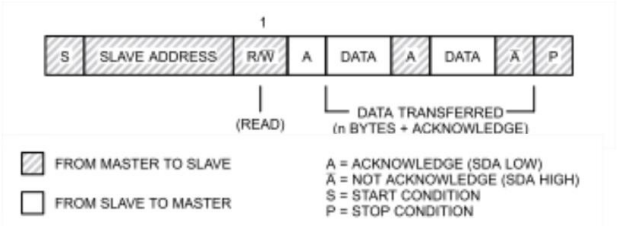
Deux situation sont envisageables :
1er cas : Le maître envoie des données à l'esclave. A la fin de la transmission de chaque octet, l'esclave émet un acquittement.





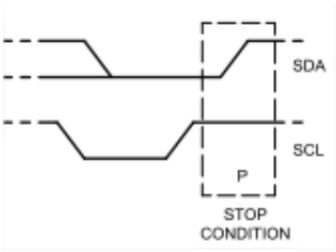
2nd cas : L'esclave envoie des données au maître. A la fin de la transmission d'un octet, le maître émet un acquittement (niveau « 0 ») s'il veut recevoir encore un octet ou bien un non acquittement (niveau « 1 ») s'il a terminé de recevoir.





d) Fin de la communication

Pour terminer la communication, le maître émet une condition d'arrêt : Un niveau haut sur SCL et un front montant sur SDA

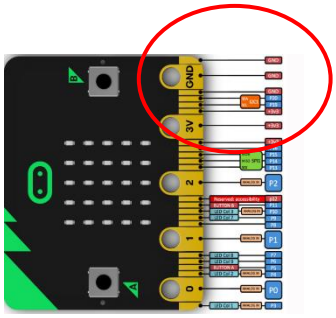


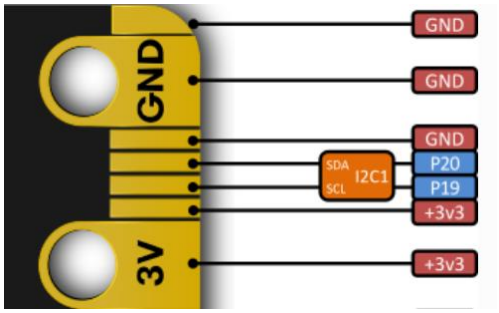
4. Application : Câblage d'un capteur de température sur une carte Micro:Bit

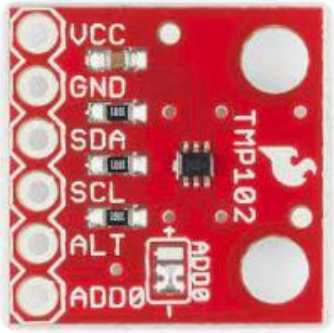
Caractéristiques du capteur ***TMP102***

- Conversion sur 12 bits, résolution de 0,0625 °C,
- Plage de mesure nominale : -55°C à 128°C,
- Tension d'alimentation de 1,4 à 3,6 V,
- Le capteur envoi 2 octets. Le 1er octet contient les bits D11 à D4 de la donnée, Les 4 autres bits sont envoyés sur le second octet dont les 4 bits de poids faible sont toujours à 0 (voir doc technique).
- Adresse I2C par défaut : 0x48

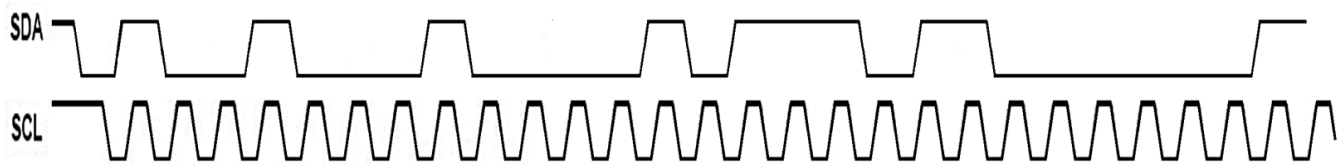
a) Réaliser le câblage du composant sur la carte Micro:bit
La broche ADD0 sert à changer l'adresse I2C, la broche ALT à définir une alerte. Leur usage est facultatif.







On relève la trame I²C suivante :



b) Décodage de la trame :

1. Entourez sur la trame le bit de START.
2. Relevez l'adresse du capteur. La mettre en hexadécimal.
3. Entourez sur la trame le bit de R/W. Quel est son état logique et que cela signifie-t-il ?
4. Entourez sur la trame les bits d'acquittement (ACK).
5. Entourez sur la trame les bits de données transmis par le capteur.
6. Entourez sur la trame le bit de non-acquittement (NACK)

c) Analyse des données :

1. Donnez la valeur des 12 bits de mesure que le capteur a envoyé (lue sur la trame).
2. En déduire la température mesurée par le capteur.

Code Python possible sur une carte Micro:bi

```
from microbit import *
import time

while True:
    lecture = i2c.read(0x48, 2) # lecture des 2 octets à l'adresse 0x48
    MSB = lecture[0]
    LSB = lecture[1]
    data = ((MSB << 8) + LSB)>> 4
    temperature = data * 0.0625
    print(temperature)
    time.sleep(1)
    print("------------------")
```

t

TEMPERATURE REGISTER

The Temperature Register of the TMP102 is configured as a 12-bit, read-only register (Configuration Register EM bit = '0', see the *Extended Mode* section), or as a 13-bit, read-only register (Configuration Register EM bit = '1') that stores the output of the most recent conversion. Two bytes must be read to obtain data, and are described in Table 3 and Table 4. Note that byte 1 is the most significant byte, followed by byte 2, the least significant byte. The first 12 bits (13 bits in Extended mode) are used to indicate temperature. The least significant byte does not have to be read if that information is not needed. The data format for temperature is summarized in Table 5 and Table 6. One LSB equals 0.0625°C. Negative numbers are represented in binary twos complement format. Following power-up or reset, the Temperature Register will read 0°C until the first conversion is complete. Bit D0 of byte 2 indicates Normal mode (EM bit = '0') or Extended mode (EM bit = '1') and can be used to distinguish between the two temperature register data formats. The unused bits in the Temperature Register always read '0'.

Table 3. Byte 1 of Temperature Register(1)

D7	D6	D5	D4	D3	D2	D1	D0
T11 (T12)	T10 (T11)	T9 (T10)	T8 (T9)	T7 (T8)	T6 (T7)	T5 (T6)	T4 (T5)

(1) Extended mode 13-bit configuration shown in parenthesis.

Table 4. Byte 2 of Temperature Register(1)

D7	D6	D5	D4	D3	D2	D1	D0
T3 (T4)	T2 (T3)	T1 (T2)	T0 (T1)	0 (T0)	0 (0)	0 (0)	0 (1)

(1) Extended mode 13-bit configuration shown in parenthesis.

Table 5. 12-Bit Temperature Data Format(1)

TEMPERATURE (°C)	DIGITAL OUTPUT (BINARY)	HEX
128	0111 1111 1111	7FF
127.9375	0111 1111 1111	7FF
100	0110 0100 0000	640
80	0101 0000 0000	500
75	0100 1011 0000	4B0
50	0011 0010 0000	320
25	0001 1001 0000	190
0.25	0000 0000 0100	004
0	0000 0000 0000	000
–0.25	1111 1111 1100	FFC
–25	1110 0111 0000	E70
–55	1100 1001 0000	C90

(1) The resolution for the Temp ADC in Internal Temperature mode is 0.0625°C/count.

For positive temperatures (for example, +50°C):

Twos complement is not performed on positive numbers. Therefore, simply convert the number to binary code with the 12-bit, left-justified format, and MSB = 0 to denote a positive sign.

Example: (+50°C)/(0.0625°C/count) = 800 = 320h = 0011 0010 0000

For negative temperatures (for example, –25°C):

Generate the twos complement of a negative number by complementing the absolute value binary number and adding 1. Denote a negative number with MSB = 1.

Example: (|–25°C|)/(0.0625°C/count) = 400 = 190h = 0001 1001 0000

Twos complement format: 1110 0110 1111 + 1 = 1110 0111 0000